

Analisis kinerja algoritma hopscotch untuk konduktivitas panas pada komputerparalel berbasis transputer

I Made Astawa, author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=80861&lokasi=lokal>

Abstrak

ABSTRAK

Tulisan ini akan membahas analisis kinerja penyelesaian persamaan rambatan panas dua dimensi, dengan menggunakan metode odd-even Hopscotch secara paralel pada komputer paralel berbasis transputer.

Analisis kinerja yang dimaksudkan disini berkisar pada masalah pengaruh jumlah prosesor, jumlah data, geometri data dan konfigurasi prosesor terhadap speedup dan efisiensi serta trade-off paralelisme lainnya.

Hasil yang diharapkan dari penelitian ini adalah untuk mendapatkan parameter-parameter yang mempengaruhi speedup dan efisiensi, khususnya pada metode Hopscotch dan untuk masalah-masalah lain yang serupa pada umumnya. Sehingga dengan menggunakan parameter tersebut dapat menentukan topologi prosesor yang bisa memberikan speedup yang optimal.