

Rancangan dasar pengolahan data dan penampil lokal kanal daya logaritmik digital berbasis mikrokontroler

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=20407005&lokasi=lokal>

Abstrak

Rancangan dasar digunakan sebagai pendamping dan alat verifikasi alat ukur daya reactor. Kanal daya ini dirancang menggunakan komponen digital TTL dan mikrokontroler. Mikrokontroler berfungsi sebagai penerima data, pengolah data, penampil data dan penerus instruksi ke sistem lain. Mikrokontroler sebagai pengolah data digunakan untuk mengukur persen daya reactor, periode dan keputusan trip reactor. Dari rancangan ini dibuat penampilan nilai numeric persen daya ditampilkan dalam jaringan pada penampil lokal untuk jangkauan pengukuran fluks neutron dari 1 nv sampai dengan 10 pangkat 10 nv. Kanal daya ini diharapkan dapat mendukung sistem yang sudah ada yang berbasis analog dalam lingkup sistem instrumentasi dan kendali reactor nuklir.