

Kanal Penjaluran untuk Powerbus dengan 2 Dual-Port Sel Register pada Rangkaian VLSI

Harry Sudiby S., author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=20288505&lokasi=lokal>

Abstrak

ABSTRAK

Paper ini menyajikan cara-cara perutean sinyal power, sinyal ground dan sinyal logic dalam channel-channel pada suatu chip VLSI yaitu 2 dual-port register cells. Penanganan masalah perutean ini dilakukan oleh sebuah channel router tertentu. Mula-mula akan dijelaskan dampak dari sinyal power dan ground pada perutean sinyal logic. Kemudian diberikan suatu prosedur untuk jalur power yang ampuh untuk mengurangi kesalahan yang terjadi dalam perutean secara manual. Setelah semua teori pendukung dan metode penyelesaian masalah yang mungkin telah disampaikan, baru kemudian diaplikasikan kedalam suatu rangkaian yaitu 2 dual-port register cell. Melalui pengaplikasian ini kita dapat melihat bagaimana teknik perutean yang dibahas sebelumnya diterapkan dalam sebuah masalah yang real.