Rancang bangun prosesor konsentrator untuk jarlokar ETDMA

M. Taufik Suryawinata, author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=20243532&lokasi=lokal>

Abstrak

Salah satu alternatif komunikasi untuk daerah rural yang sedang dikembangkan saat ini adalah komunikasi tanpa kabel yang disebut JARLOKAR ETDMA (Jaringan Lokal Radio Extended TDMA). Dalam sistem JARLOKAR ETDMA terdapat satu modul yang berfungsi sebagai antarmuka dengan PSTN dan melakukan proses konsentrasi dari 512 pesawat telepon pelanggan ke 36 kanal saluran. Modul tersebut adalah DCU (Digital Concentrator Unit). Agar DCU dapat melakukan konsentrasi dengan baik diperlukan satu submodul prosesor yang bertugas mengatur proses konsentrasi tersebut yaitu CCP (Concentrator Switching Processor). Di dalam Tugas Akhir ini akan dirancang dan dibuat satu prototipe CSP dengan berbasis mikrokontroler MCS 8751. Fungsi CSP ini selain mengatur proses konsentrasi, juga melakukan hubungan komunikasi dengan LIP (Line Interface Processor) dan CPU (Central Processing Unit).