Universitas Indonesia Library >> UI - Skripsi Membership

Analisa dan simulasi jaringan multiprosesor multiple bus dengan overlapping connectivity

Agus Suherman, author

Deskripsi Lengkap: https://lib.ui.ac.id/detail?id=20243424&lokasi=lokal

---

Abstrak

Jaringan multiprosesor multiple bus dengan overlapping connectivity ditujukan untuk memperbaiki unjuk kerja dari jaringan multiprosesor multiple bus konvensional. Pada jaringan multiprosesor multiple bus dengan overlapping connectivity ini tiap prosesor dapat secara langsung mencapai sekelompok modul memori, dimana modul-modul memori ini ditempatkan saling berselang-seling dengan masing-masing prosesor. Dengan menggunakan simulasi, dapat ditunjukkan bahwa lebar Pita dari jaringan multiprosesor multiple bus dengan overlapping connectivity dapat melampaui lebar pita dari jaringan multiprosesor multiple bus konvensional Hasil uji coba membuktikan bahwa jaringan multiple bus overlapping connectivity sangat cocok untuk diterapkan pada satu sistem yang sangat besar. Dalam tugas akhir ini dilakukan analisa dan simulasi unjuk kerja jaringan multiprosesor multiple bus dengan overlapping connectivity, dan sebagai pembanding adalah analisa unjuk kerja jaringan multiprosesor multiple bus konvensional pada kondisi masukan yang sama.