

Penggunaan algoritma computational tree logic model checking untuk pemeriksaan rancangan sistem microwave oven

Ummu Maemunah, author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=20180862&lokasi=lokal>

Abstrak

Pengujian sistem harus dilakukan agar terhindar dari hal-hal yang tidak diinginkan. Salah satu metode pengujian rancangan sistem adalah model checking. Pada tugas akhir ini model yang digunakan untuk menyajikan rancangan sistem pada model checking adalah struktur Kripke dan spesifikasi sistem ditulis dalam bentuk formula computational tree logic yang merupakan salah satu bagian dari temporal logic. Algoritma computational tree logic model checking digunakan untuk memeriksa terpenuhi tidaknya spesifikasi yang ditulis dengan formula computational tree logic pada rancangan sistem. Pada tugas akhir ini dibahas penggunaan algoritma computational tree logic model checking untuk memeriksa rancangan sistem microwave oven.